#### ELM54190SA-N

http://www.elm-tech.com

#### ■概要

ELM54190SA-N は低入力容量、低電圧駆動、低 ON 抵抗という特性を備えた大電流 MOSFET です。

#### ■特長

- · Vds=100V
- · Id=18A
- Rds(on) = 9.2m $\Omega$  (Vgs=10V)
- $\cdot$ Rds(on) = 13.0m $\Omega$  (Vgs=4.5V)

### ■絶対最大定格値

特に指定なき場合、Ta=25℃

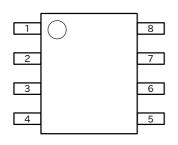
項目		記号	規格値	単位	
ドレイン - ソース電圧		Vds	100	V	
ゲート - ソース電圧		Vgs	±20	V	
連続ドレイン電流 (Tj=150℃)	Ta=25℃	- Id	18	А	
	Ta=70℃		14		
パルス・ドレイン電流		Idm	70	А	
最大許容損失	Tc=25℃	Dal	6.0	W	
	Tc=70℃	Pd	3.8		
動作接合部温度		Tj	150	°C	
保存温度範囲		Tstg	- 55 ∼ 150	°C	

### ■熱特性

項目	記号	Тур.	Max.	単位
最大接合部 - 周囲温度	Rθja		62.5	°C/W

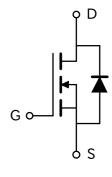
### ■端子配列図

### SOP-8(TOP VIEW)



端子番号	端子記号		
1	SOURCE		
2	SOURCE		
3	SOURCE		
4	GATE		
5	DRAIN		
6	DRAIN		
7	DRAIN		
8	DRAIN		

### ■回路





### ELM54190SA-N

http://www.elm-tech.com

## ■電気的特性

特に指定なき場合、Ta=25℃

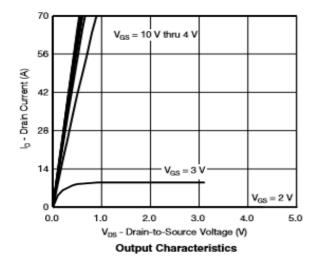
項目	記号	条件	Min.	Тур.	Max.	単位		
静的特性								
ドレイン - ソース降伏電圧	BVdss	Id=250 μA, Vgs=0V	100			V		
ゼロ・ゲート電圧ドレイン電流	Idss	Vds=80V, Vgs=0V			1 10	μΑ		
ゲート漏れ電流	lgss	Vds=0V, Vgs=±20V			±100	nA		
ゲート・スレッシュホールド電圧	Vgs(th)	Vds=Vgs, Id=250 μA	1.2		2.5	V		
オン状態ドレイン電流	ld(on)	Vgs=10V, Vds≧5V	30			Α		
ドレイン - ソースオン状態抵抗	Rds(on)	Vgs=10V, Id=15A		7.6	9.2	mΩ		
		Vgs=4.5V, Id=10A		11.0	13.0			
順方向相互コンダクタンス	Gfs	Vds=15V, Id=15A		54		S		
ダイオード順方向電圧	Vsd	Is=5A, Vgs=0V		0.8	1.3	V		
最大寄生ダイオード連続電流	ls				5.4	Α		
動的特性								
入力容量	Ciss			1950		рF		
出力容量	Coss	Vgs=0V, Vds=50V, f=1MHz		700		рF		
帰還容量	Crss			65		рF		
スイッチング特性								
総ゲート電荷	Qg	Vgs=4.5V, Vds=50V		20	40	nC		
ゲート - ソース電荷	Qgs	vgs=4.5v, vus=50v Id≡10A		6		nC		
ゲート - ドレイン電荷	Qgd	IU = I UA		9		nC		
ターン・オン遅延時間	td(on)	\/gs=10\/ \/ds=50\/		12	25	ns		
ターン・オン立ち上がり時間	tr	Vgs=10V, Vds=50V RL=5Ω, Id≡10A		10	20	ns		
ターン・オフ遅延時間	td(off)	Rgen= $1\Omega$		35	70	ns		
ターン・オフ立ち下がり時間	tf	lv8cii− i π		10	20	ns		

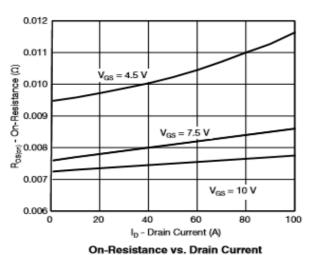


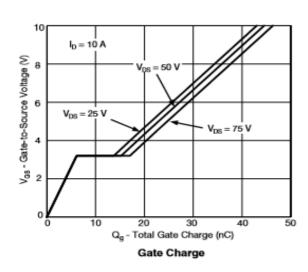
#### ELM54190SA-N

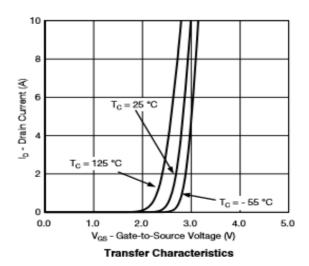
m http://www.elm-tech.com

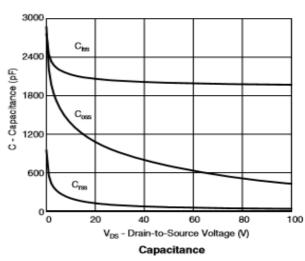
### ■標準特性と熱特性曲線

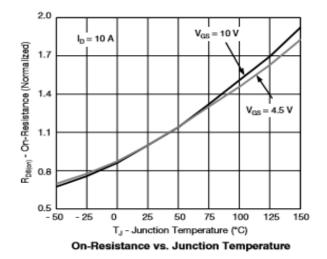










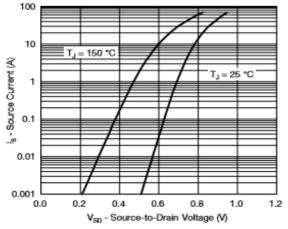




™ Rev.1.0

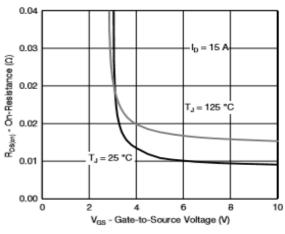
#### ELM54190SA-N

m http://www.elm-tech.com

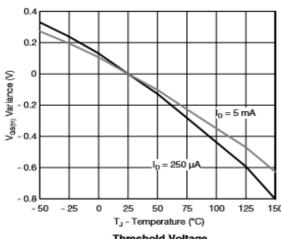


#### Source-Drain Diode Forward Voltage

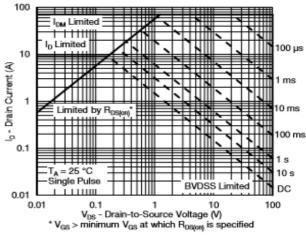




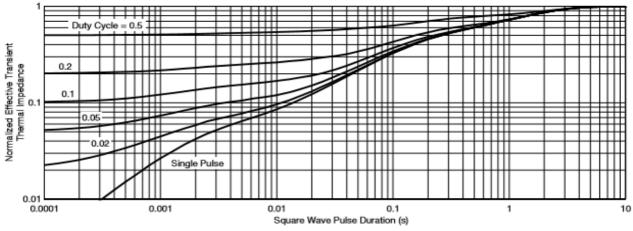
On-Resistance vs. Gate-to-Source Voltage



Threshold Voltage



Safe Operating Area, Junction-to-Ambient



Normalized Thermal Transient Impedance, Junction-to-Foot



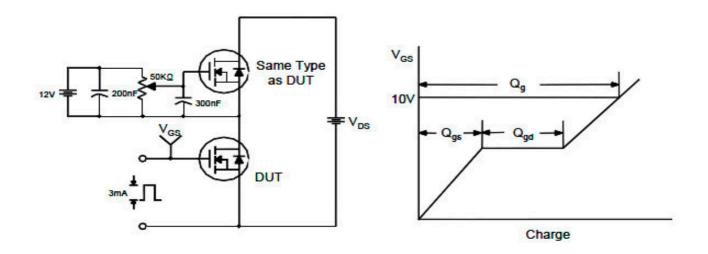
Rev.1.0

#### ELM54190SA-N

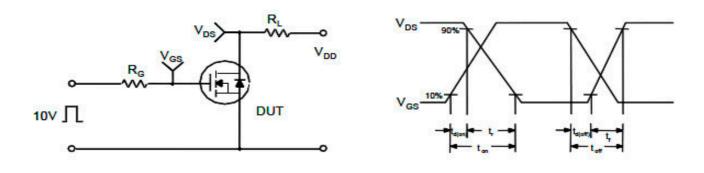
http://www.elm-tech.com

### ■テスト回路と波形

#### Gate Charge Test Circuit & Waveform



#### Resistive Switching Test Circuit & Waveforms



#### **Unclamped Inductive Switching Test Circuit & Waveforms**

