

シングル P チャンネル MOSFET

ELM4PK3101FRA-S

<http://www.elm-tech.com>

■概要

ELM4PK3101FRA-S は低入力容量、低電圧駆動、低 ON 抵抗という特性を備えた大電流 MOS FET です。

■特長

- $V_{ds} = -30V$
- $I_d = -7A$
- $R_{ds(on)} = 52m\Omega$ ($V_{gs} = -10V$)
- $R_{ds(on)} = 90m\Omega$ ($V_{gs} = -4.5V$)

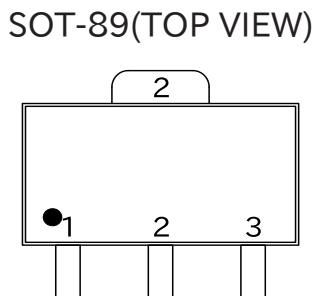
■絶対最大定格値

項目	記号	規格値	単位	備考
		定常状態		
ドレイン - ソース電圧	V_{ds}	-30	V	
ゲート - ソース電圧	V_{gs}	± 20	V	
連続ドレイン電流	I_d	-4	A	2
		-3		
パルス・ドレイン電流	I_{dm}	-20	A	
最大許容損失	P_d	1.32	W	3
		0.84		
保存温度範囲	T_{stg}	-55 ~ +150	°C	
接合温度範囲	T_j	-55 ~ +150	°C	

■熱特性

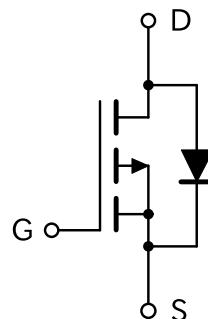
項目	記号	Typ.	Max.	単位	備考
接合部 - 周囲熱抵抗 (定常状態)	$R_{\theta ja}$	-	95	°C/W	1
接合部 - ケース熱抵抗	$R_{\theta jc}$	-	30	°C/W	1

■端子配列図



端子番号	端子記号
1	GATE
2	DRAIN
3	SOURCE

■回路



シングル P チャンネル MOSFET

ELM4PK3101FRA-S

<http://www.elm-tech.com>

■電気的特性

特に指定なき場合、 $T_j=25^\circ\text{C}$

項目	記号	条件	Min.	Typ.	Max.	単位	備考
静的特性							
ドレイン - ソース降伏電圧	BVdss	$V_{gs}=0\text{V}, I_d=-250\mu\text{A}$	-30	-	-	V	
ゼロ・ゲート電圧ドレン電流	Idss	$V_{ds}=-24\text{V}, V_{gs}=0\text{V}$	-	-	-1	μA	
		$V_{ds}=-24\text{V}, V_{gs}=0\text{V}$ $T_j=55^\circ\text{C}$	-	-	-5		
ゲート漏れ電流	Igss	$V_{ds}=0\text{V}, V_{gs}=\pm 20\text{V}$	-	-	± 100	nA	
ゲート・スレッシュホールド電圧	Vgs(th)	$V_{ds}=V_{gs}, I_d=-250\mu\text{A}$	-1.2	-	-2.5	V	
ドレイン - ソースオン状態抵抗	Rds(on)	$V_{gs}=-10\text{V}, I_d=-4\text{A}$	-	-	52	$\text{m}\Omega$	2
		$V_{gs}=-4.5\text{V}, I_d=-2\text{A}$	-	-	90		
順方向相互コンダクタンス	Gfs	$V_{ds}=-5\text{V}, I_d=-4\text{A}$	-	11	-	S	
ダイオード順方向電圧	Vsd	$I_s=-1\text{A}, V_{gs}=0\text{V}$	-	-	-1.2	V	2
最大寄生ダイオード連続電流	Is	$V_{gs}=V_{ds}=0\text{V}, \text{Force Current}$	-	-	-4.5	A	1, 4
ダイオードパルス電流	Ism		-	-	-23	A	2, 4
動的特性							
入力容量	Ciss	$V_{gs}=0\text{V}, V_{ds}=-15\text{V}, f=1\text{MHz}$	-	583	-	pF	
出力容量	Coss		-	100	-	pF	
帰還容量	Crss		-	80	-	pF	
スイッチング特性							
総ゲート電荷 (-4.5V)	Qg	$V_{gs}=-4.5\text{V}, V_{ds}=-15\text{V}$ $I_d=-4\text{A}$	-	6.4	-	nC	
ゲート - ソース電荷	Qgs		-	2.3	-	nC	
ゲート - ドレン電荷	Qgd		-	1.9	-	nC	
ターン・オン遅延時間	td(on)	$V_{gs}=-10\text{V}, V_{ds}=-15\text{V}$ $I_d=-4\text{A}, R_{gen}=3.3\Omega$	-	2.8	-	ns	
ターン・オン立ち上がり時間	tr		-	8.4	-	ns	
ターン・オフ遅延時間	td(off)		-	39.0	-	ns	
ターン・オフ立ち下がり時間	tf		-	6.0	-	ns	
寄生ダイオード逆回復時間	trr	$I_f=-4\text{A}, dI/dt=100\text{A}/\mu\text{s}$	-	7.8	-	nS	
寄生ダイオード逆回復電荷量	Qrr		-	2.5	-	nC	

備考 :

- 厚さ 70um の銅箔のついた 1 平方インチの FR-4 に実装したときの値。
- パルステスト : パルス幅 $\leq 300\mu\text{s}$ 、デューティサイクル $\leq 2\%$ 。
- 許容損失は 150°C 接合温度により制限。
- 理論的に I_d および I_{dm} と同じだが、実際のアプリケーションでは、総電力損失によって制限。

シングル P チャンネル MOSFET

ELM4PK3101FRA-S

<http://www.elm-tech.com>

■標準特性と熱特性曲線

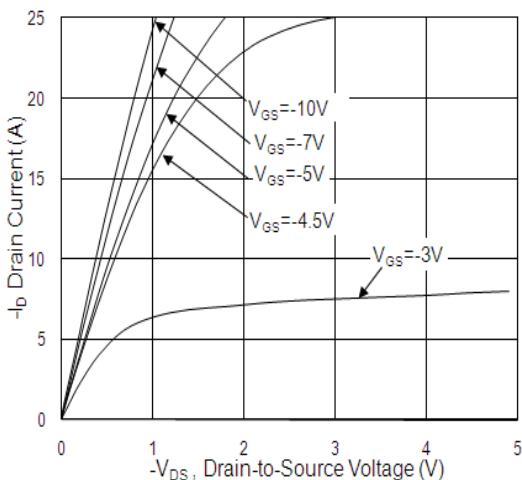


Fig.1 Typical Output Characteristics

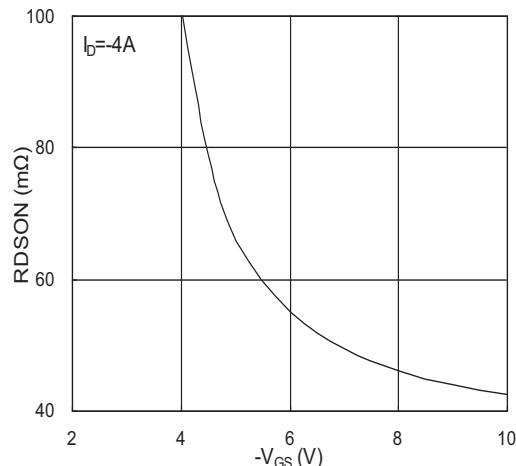


Fig.2 On-Resistance vs. Gate-Source

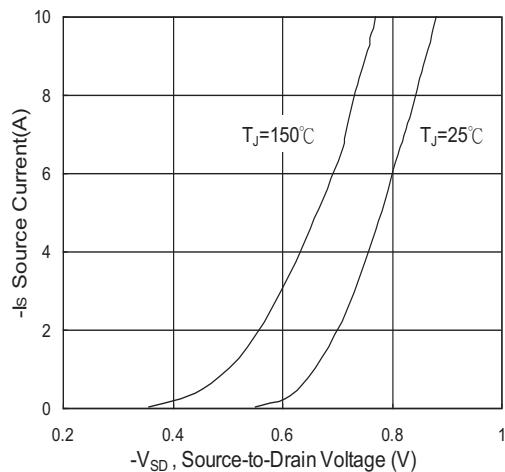


Fig.3 Forward Characteristics of Reverse

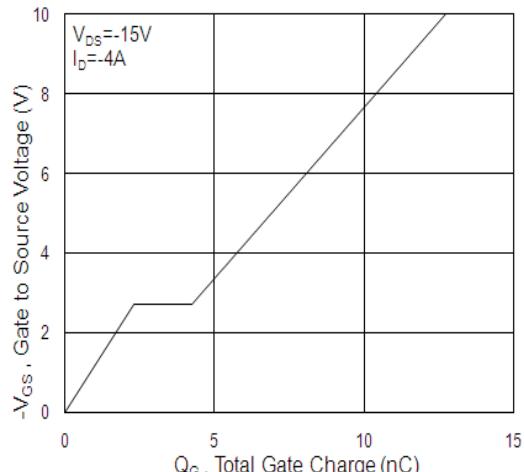


Fig.4 Gate-Charge Characteristics

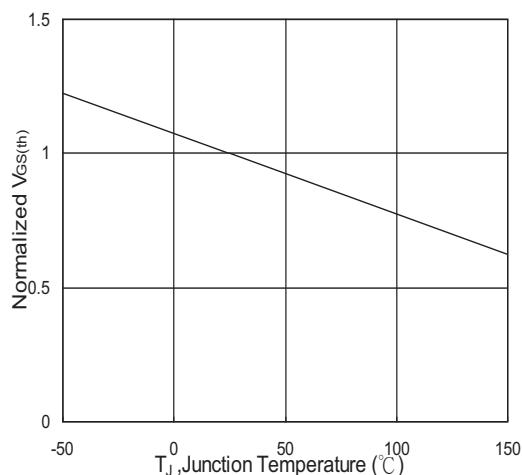


Fig.5 Normalized $V_{GS(th)}$ vs. T_J

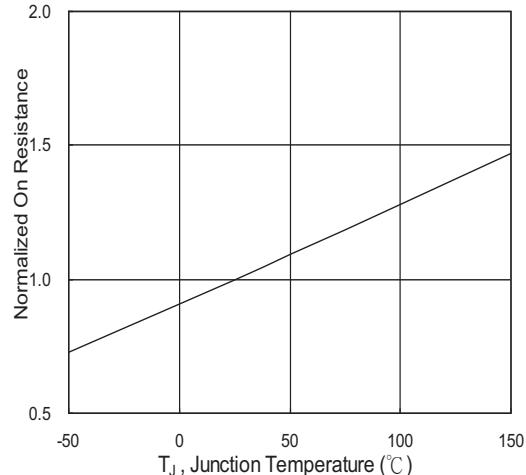


Fig.6 Normalized $R_{DS(on)}$ vs. T_J

シングル P チャンネル MOSFET

ELM4PK3101FRA-S

<http://www.elm-tech.com>

