ELM54535WA-N

http://www.elm-tech.com

■概要

ELM54535WA-N は低入力容量、低電圧駆動、低オン抵抗という特性を備えた大電流デュアルパワー MOSFET です。

■特長

- · Vds=-40V
- · Id=-6.2A
- Rds(on)=35m Ω (Vgs=-10V)
- Rds(on)=50m Ω (Vgs=-4.5V)

■絶対最大定格値

特に指定なき場合、Ta=25℃

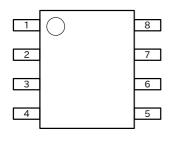
項目		記号	規格値	単位	
ドレイン - ソース電圧		Vds	Vds -40		
ゲート - ソース電圧		Vgs	Vgs ±20		
連続ドレイン電流 (Tj=150℃)	Ta=25℃	Id	-6.2	А	
	Ta=70℃	i id	-5.2		
パルス・ドレイン電流		Idm	-20	А	
最大許容損失	Tc=25℃	Pd	2.8	W	
	Tc=70℃	Pa	1.8		
動作接合部温度		Tj	150	°C	
保存温度範囲		Tstg	-55 ∼ 150	°C	

■熱特性

項目	記号	Тур.	Max.	単位
最大接合部 - 周囲温度	Rθja	-	62.5	°C/W

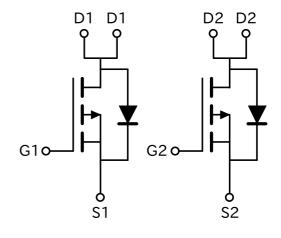
■端子配列図

SOP-8(TOP VIEW)



端子記号		
SOURCE1		
GATE1		
SOURCE2		
GATE2		
DRAIN2		
DRAIN2		
DRAIN1		
DRAIN1		

■回路





ELM54535WA-N

http://www.elm-tech.com

■電気的特性

特に指定なき場合、Ta=25℃

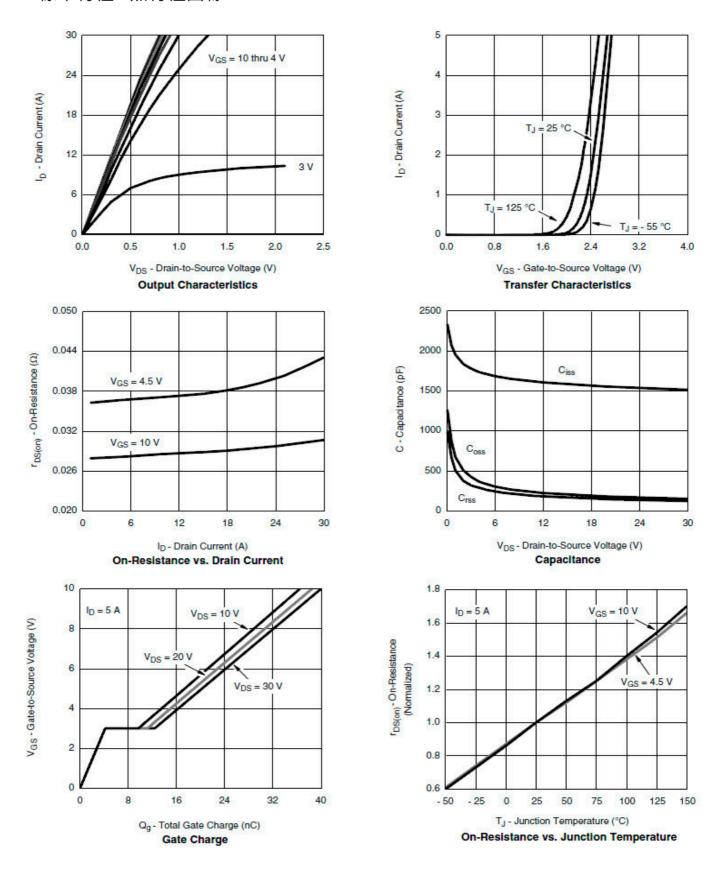
項目	記号	条件		Min.	Тур.	Max.	単位	
静的特性								
ドレイン - ソース降伏電圧	BVdss	Id=-250 μA, Vgs=0V		-40			V	
ゼロ・ゲート電圧ドレイン電流	Idss	Vds=-40V				-1	., ^	
		Vgs=0V	Ta=85℃			-20	μΑ	
ゲート漏れ電流	Igss	Vds=0V, Vgs=±20V				±100	nA	
ゲート・スレッシュホールド電圧	Vgs(th)	Vds=Vgs, Id=-250 μA		-1.0		-3.0	V	
オン状態ドレイン電流	ld(on)	Vgs=-10V, Vds≧-5V		-20			Α	
ドレイン - ソースオン状態抵抗	Rds(on)	Vgs=-10V, Id=-6.2A			30	35	mΩ	
		Vgs=-4.5V, Id=-5.2A			40	50		
順方向相互コンダクタンス	Gfs	Vds=-15V, Id=-5.0A			20		S	
ダイオード順方向電圧	Vsd	Is=-2.0A, Vgs=0V		-0.8	-1.2	V		
最大寄生ダイオード連続電流	ls				-1.7	Α		
動的特性								
入力容量	Ciss			1100		рF		
出力容量	Coss	Vgs=0V, Vds=-20V, f=1MHz			145		рF	
帰還容量	Crss			115		рF		
スイッチング特性								
総ゲート電荷	Qg	Vgs=-4.5V, Vds=-20V -Id≡-5.0A			13.0	20.0	nC	
ゲート - ソース電荷	Qgs				4.5		nC	
ゲート - ドレイン電荷	Qgd				6.5		nC	
ターン・オン遅延時間	td(on)	Vgs=-4.5V, Vds=-20V Id≡-5.0A, RL=4Ω Rgen=1Ω			40	80	ns	
ターン・オン立ち上がり時間	tr				55	100	ns	
ターン・オフ遅延時間	td(off)				30	60	ns	
ターン・オフ立ち下がり時間	tf				12	20	ns	



ELM54535WA-N

http://www.elm-tech.com

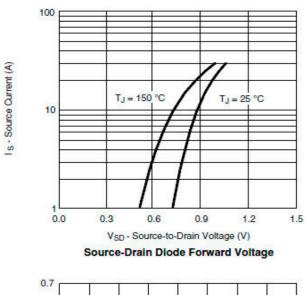
■標準特性と熱特性曲線

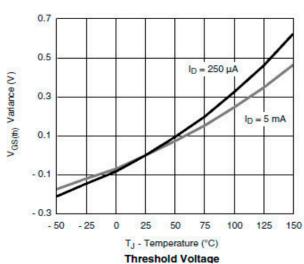


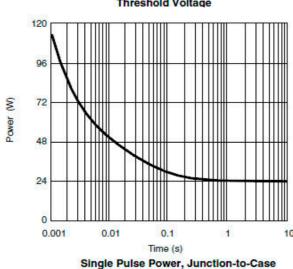


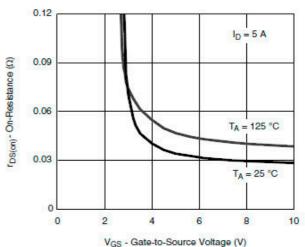
ELM54535WA-N

http://www.elm-tech.com

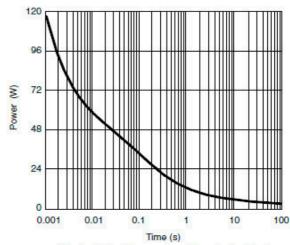




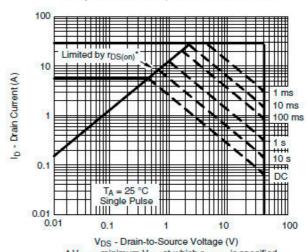




On-Resistance vs. Gate-to-Source Voltage



Single Pulse Power, Junction-to-Ambient



V_{DS} - Drain-to-Source Voltage (V)

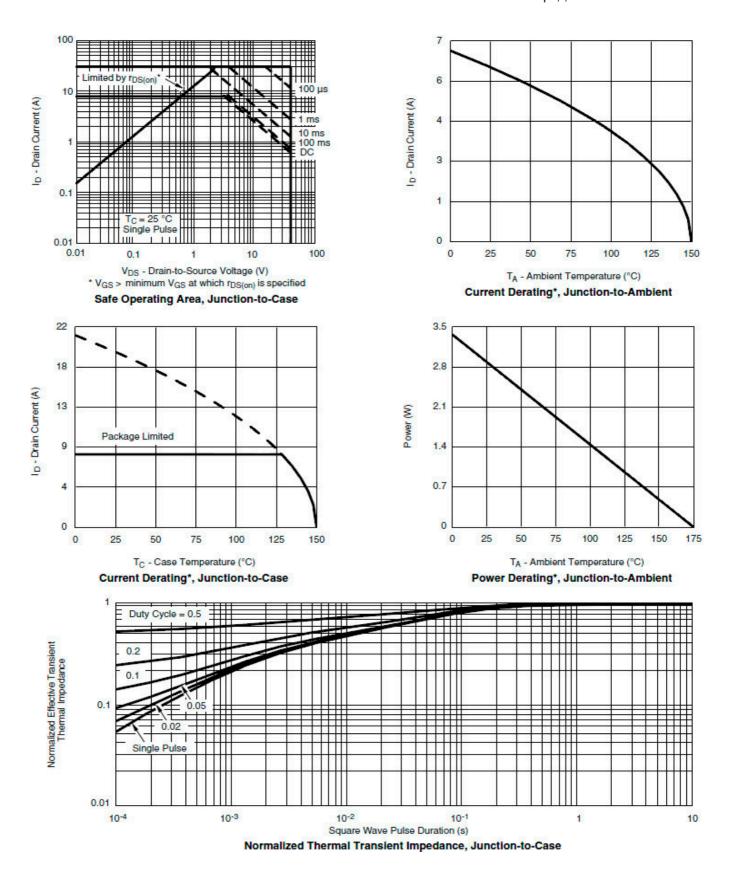
* V_{GS} > minimum V_{GS} at which r_{DS(on)} is specified

Safe Operating Area, Junction-to-Ambient



ELM54535WA-N

uu http://www.elm-tech.com



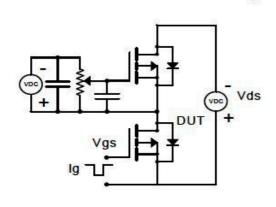


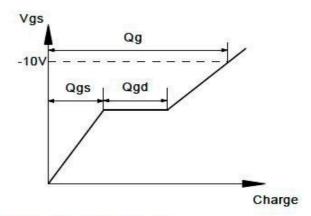
ELM54535WA-N

nun http://www.elm-tech.com

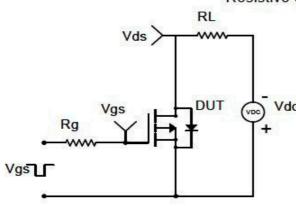
■測定回路と波形

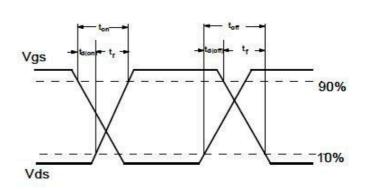
Gate Charge Test Circuit & Waveform





Resistive Switching Test Circuit & Waveforms





Diode Recovery Test Circuit & Waveforms

